

Desarrollo de un Simulador de Nivel de Enlace del Estándar AFDX

Javier Villegas⁽¹⁾, Sergio Fortes⁽¹⁾, Carlos Baena⁽¹⁾, Eduardo Baena⁽¹⁾, Rafel Ortiz⁽²⁾, Benjamín Colomer⁽²⁾, Raquel Barco⁽¹⁾.

⁽¹⁾Dept. de Ingeniería de Comunicaciones. Universidad de Málaga. Campus de Teatinos s/n, 29071 Málaga, España.
{jvc, sfr, jcbg, ebm, rbm}@ic.uma.es

⁽²⁾Aerospace & Defence Systems, Aertec Solutions, Av. Juan López de Peñalver, 17, 29590 Málaga
{rortiz, bcolomer}@aertecsolutions.com

ABSTRACT

This paper presents a link level implementation of a system-level Avionics Full-Duplex Switched (AFDX) network simulator. The simulator features two main elements, the End-System and the AFDX switch. It is proposed as a tool for validation and optimization which would allow faster development of new network topologies, serving as well as a base for future simulation instruments.

ACKNOWLEDGEMENTS

Este trabajo ha sido parcialmente financiado por AERTEC Solutions y desarrollado en el marco de un proyecto parte de CleanSky-2, así como por la Universidad de Málaga a través del I Plan Propio de Investigación y Transferencia de la Universidad de Málaga.